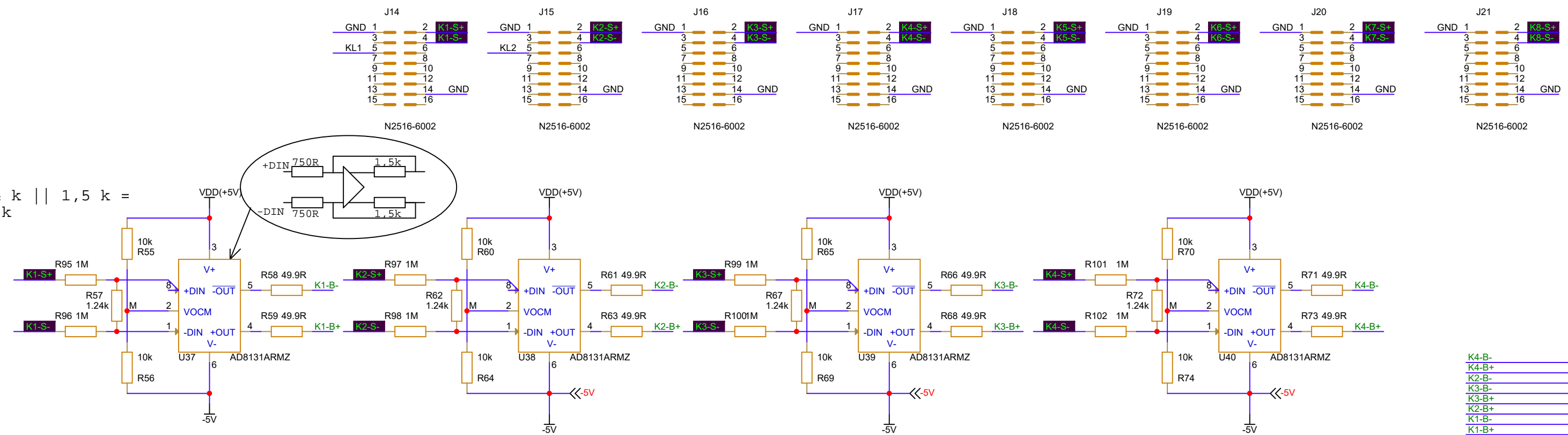


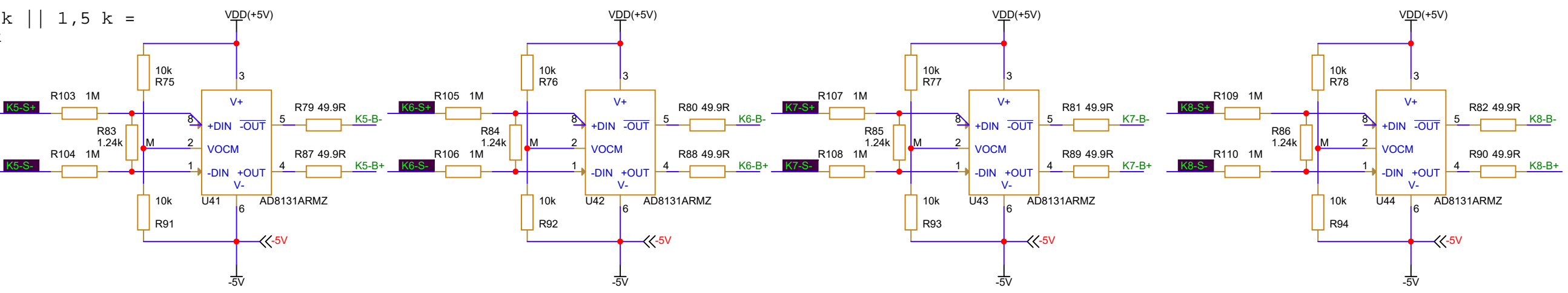
$$1,24 \text{ k} \parallel 1,5 \text{ k} = 680 \text{ k}$$



Die Trafosignale werden 680 Ohm abgeschlossen am Digitizer hier nur parallel gebuffert und an den Netzwerkbuchsen an die ADCS übergeben!

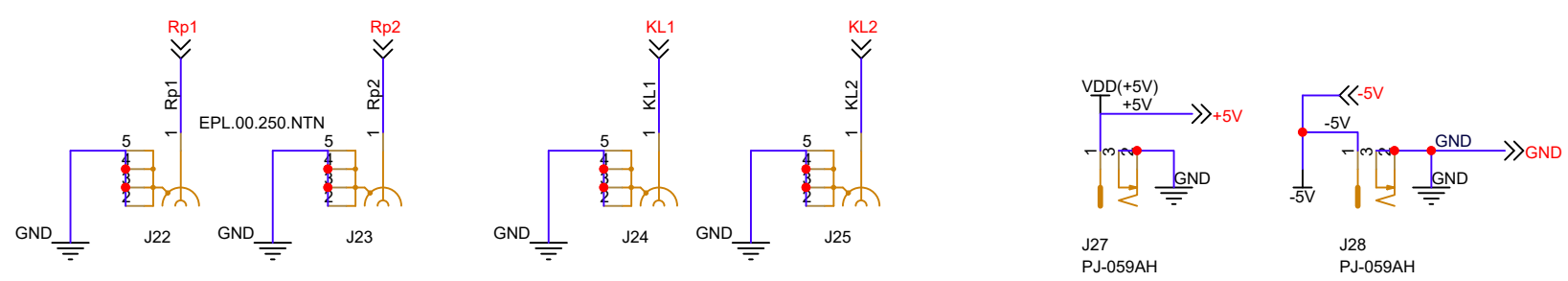
- K4-B- 1
 - K4-B+ 2
 - K2-B- 3
 - K3-B- 4
 - K3-B+ 5
 - K2-B+ 6
 - K1-B- 7
 - K1-B+ 8
- Analog Ausgang zum ADC gepuffert beide auf linker Karte !
- K8-B- 1
 - K8-B+ 2
 - K6-B- 3
 - K7-B- 4
 - K7-B+ 5
 - K6-B+ 6
 - K5-B- 7
 - K5-B+ 8

$$1,24 \text{ k} \parallel 1,5 \text{ k} = 680 \text{ k}$$



Rahmenpulse
TTL in

Klemmpulse
CMOS in



GSI

Gesellschaft für Schwerionenforschung mbH
Planckstrasse 1
D-64291 Darmstadt
GERMANY
www.gsi.de

MDR-IO-QuicknDirty Signalabschluss

Design: K:\GSI\JOB\SD\MAPS-2021\MDR-Q+DIMDR-IO-Q+D.DSN	
Modified: Sunday, January 16, 2022	Size: A3 Page: 1 / 1
Designer: <Designer>	Layouter: <Layouter>