



5 V TTL-Pegel
wird als gepuffert
f. 50 Ohm angenommen!

Die Rahmenpulse werden in zwei Blöcken aufgeteilt Trafo 1-4 und Trafo 5-8:
Der erste Block wird auf der linken MDR-IO-Karte bestückt – der zweite Block wird auf der rechten MDR-IO-Karte.
Die differentielle Ausgabe erfolgt jeweils an der Netzwerkbuchse OBEN zur DAQ.

Aus max. 8 möglichen Rahmenpulsen
der Timingbereiche
werden 8 ausgewählte pro ADC/Modul
auf die ADC-Eingänge gestellt (100 Ohm diff.)!

